

FRASE DE LA SEMANA

*"Tan sólo por la educación puede el hombre llegar a ser hombre.
El hombre no es más que lo que la educación hace de él".
Immanuel Kant*

SUMARIO

NOTA DEL EDITOR /2

TÉCNICAMENTE HABLANDO /2

ARTÍCULO /3

CONSIDERACIONES TECNOLÓGICAS EN EL ESCENARIO DE LAS COMUNICACIONES INALÁMBRICAS.

EVENTOS /8

CITTEL '08

FREEWARE /9

Windows Media Encoder 9.0

NOTICIAS /10

Google comienza a presentar anuncios basados en historial de búsquedas
Web de Playstation infectada por malware
Intel incorporará 1.000 núcleos en cada PC
Fujitsu lanza "Handy Drive IV"
Linksys lanza EasyLink Advisor

TELEM@TICA /12

Para inscribirse o anular su inscripción en la Revista
Para autores que deseen publicar en Telem@tica

Colectivo

Directora General:
Dra. Caridad Anías Calderón

Director:
Dr. Walter Baluja García

Editores Jefes:
MSc. Reinaldo Díaz Castro
Tec. Mileydis Rivero Tamayo

Programación:
Ing. Raúl R. Castellanos Cabrera
Ing. Elizabeth Santana Beoto
Ing. Laydai Reyes Morales

Corrección:
MSc. Lilliam Pajés Mora
Lic. Dorzyna Domech Rondón

Webmaster:
Tec. Sarairis Fonseca Sosa

Colaboradores:
Yasser Aquino Rivera
MSc. Julio C. Camps

Comité de Árbitros
Presidente:
Dr. Alain Abel Garófalo Hdz.

Miembros
Dra. Caridad Anías Calderón
Dra. Judith Vivar Mesa
Dr. René Yañez de la Rivera
Dr. Jesús Martínez Martínez
Dr. Francisco Marante Rizo
MSc. Jorge Crespo Torres
Dr. Walter Baluja García
MSc. Héctor de la Campa Fdez.
MSc. Reynaldo Díaz Castro
MSc. Oscar E. Rodríguez Ramírez

Contáctenos

REVISTA TELEM@TICA
Departamento de Telemática
Facultad de Ingeniería Eléctrica

Instituto Superior Politécnico
José Antonio Echeverría

Calle 114, No. 11901, entre 119
y 127, Municipio Marianao,
Habana, Cuba

Teléfono:
+53 (7) 2606279 / 2679880

Fax:
+53 (7) 2671576

Telematica@revistas.cujae.edu.cu

Sitio Web:
<http://www.cujae.edu.cu/revistas/telematica>

NOTA DEL EDITOR

Estimado lector:

El tema de los sistemas inalámbricos es siempre polémico y novedoso. Todo el tiempo aparecen nuevos problemas tecnológicos y soluciones a estos, en medio de una fuerte competencia entre fabricantes, proveedores y otros.

Este artículo expone las exigencias tecnológicas a nivel de dispositivos, circuitos y tecnología de los actuales y futuros sistemas inalámbricos, además se acerca al estado del arte de este escenario. Se analizan algunas de las tendencias tecnológicas emergentes para dar respuesta a los requerimientos de la 3G y 4G, acercándonos a esta parte de las redes de próxima generación.

Esperamos que lo disfruten.

Nos encontraremos nuevamente en el próximo número.

Los Editores.

TÉCNICAMENTE HABLANDO

- **Comunicaciones móviles:** Comunicaciones que se realizan a través de objetos que se encuentran en movimiento (automóviles)
- **Sistema heterodino:** Sistema de transmisión inalámbrico de un receptor.
- **Portadora de RF:** Elemento encargado de transportar la señal de Radio Frecuencia.
- **Ultra ancha:** De muy ancho espectro de frecuencia.
- **Micro-miniaturización:** De muy pequeñas dimensiones.

ARTÍCULO

CONSIDERACIONES TECNOLÓGICAS EN EL ESCENARIO DE LAS COMUNICACIONES INALÁMBRICAS.

INTRODUCCIÓN

Los sistemas de comunicaciones inalámbricos están formados por componentes que les facilitan funciones y requerimientos específicos. En muchos sistemas satelitales y de defensa, los dispositivos y el diseño de los circuitos está concebido para obtener las mejores prestaciones, aunque la opción de hardware es a menudo conservadora. Los bajos costos de fabricación y el mercado son condicionantes para grandes volúmenes de productos comerciales con ciclos cortos de vida. Sin embargo, para los entornos de la 3G y 4G, las investigaciones concernientes al hardware necesitan avanzar a un paso acelerado.

Consideraciones tecnológicas

Los dispositivos y diseño de los circuitos están concebidos para obtener las altas prestaciones. En el caso de los sistemas de comunicaciones inalámbricas, esto se debe a los rápidos cambios que ocurren en los productos comerciales. De hecho los bajos costos de fabricación y el mercadeo son los impulsores de grandes volúmenes de productos comerciales con ciclos cortos de vida. Por lo que las investigaciones de hardware concernientes a los entornos de la 3G y 4G, necesitan avanzar a un paso acelerado. Esto incluye no solo dispositivos y circuitos sino tecnologías que permitan mejorar los procesos de fabricación. Esta es la causa por la cual las prestaciones de los sistemas inalámbricos futuros dependen de manera crítica de las capacidades del hardware.

Uno de los factores que influye en estas investigaciones es la frecuencia de operación, la cual afecta los anchos de banda y las velocidades de procesamiento de la señal. Aunque existe un gran esfuerzo industrial puesto en las investigaciones de frecuencias por encima de los 2,4 GHz hasta 5,7 GHz, para móviles inalámbricos y hasta 28 GHz para servicios fijos tales como LMDS, las investigaciones están orientadas más allá de las frecuencias por encima de 60 GHz. Aunque las necesidades de ancho de banda que exceden los requerimientos de 3G son a menudo cuestionadas. Estas investigaciones se encuentran orientadas a:

1. Logar diseños de baja frecuencia más flexibles y emplear dispositivos de mayor disponibilidad a frecuencias más altas usados de manera sencilla.
2. Habilitar un sistema que utilice mayores anchos de banda (5 GHz), utilizando una portadora de 60 GHz, como es visto por Sony en su proyecto para conexiones inalámbricas con banda ultra-ancha.

Requerimientos necesarios para alcanzar mejores prestaciones en futuros sistemas de comunicaciones.

1. Sistema inalámbrico completo en un chip incluyendo RF, banda base analógica, banda base digital, procesamiento digital de señales, microprocesador y fuente de poder.
2. Soluciones de bajo costo con pocos componentes discretos fuera del chip.
3. Soluciones de pequeño tamaño y gran portabilidad.



Mercedes María Sosa Hernández
Ingeniero en
Telecomunicaciones y
Electrónica. Categoría Docente
Principal de Instructor. Se
desempeña como Especialista
Principal en Ciencias
Informáticas en la Empresa de
Tecnologías de la Información y
Servicios Telemáticos Avanzados
del CITMA. CITMATEL
Mechuco@citmatel.cu



Francisco Marante Rizo
Dr. CT Profesor Titular. CUJAE,
Jefe del grupo de
Comunicaciones Inalámbricas.
Ingeniero Electricista.
Marante@electrica.cujae.edu.cu



María del Carmen Guerra
MSc Asistente. CUJAE
Mcguerra@cujae.edu.cu

4. Muy poco consumo de potencia y extenso tiempo de vida de las baterías.

Tecnologías CMOS y transistores bipolares de silicio

Los dispositivos CMOS y los circuitos bipolares de silicio son actualmente responsables de la mayoría del hardware de comunicaciones inalámbricas. La tecnología de silicio tiene una larga historia en el procesamiento digital de señales, VLSI, conversores A/D y D/A. El radio basado en CMOS ha estado progresando hacia frecuencias cada vez mayores. Esta tecnología actualmente utiliza el proceso de 0,18 μm . Es actualmente el motor impulsor para sistemas inalámbricos hasta 800 MHz. Mundialmente se realizan sustanciales esfuerzos para extender las frecuencias hasta los rangos 1,9 GHz, 2,5 GHz y 5 GHz. Uno de los mayores inconvenientes de los dispositivos de silicio usados para aplicaciones de RF es la baja resistividad del silicio, causando pérdidas en el sustrato. Este problema causa bajos Q en los circuitos pasivos, particularmente para inductores. Muchísimo esfuerzo es empleado en este sentido para mejorar las capacidades de los circuitos de silicio, por ejemplo, elevar el inductor del chip para incrementar el valor de Q e introduciendo tecnología SOI para potencia y velocidad.

Algunos fabricantes han estado trabajando en la tecnología de dispositivos silicon-on-anything basada en el proceso bipolar con los circuitos transferidos a un rango de sustratos aislantes tales como vidrio. La figura 1 muestra estos desarrollos realizados por en Philips Research Laboratory. De esta forma las capacidades parasitas son reducidas, y componentes pasivos de RF de alta calidad pueden ser integrados en el chip. Ellos han fabricado dispositivos de RF, incluyendo transistores bipolares con emisores activos de solo 0,05 μm cuadrados y con capacidades de juntura proporcionalmente más pequeñas. Esto resulta en bajos niveles de consumo de potencia, con solo 15 μA a la frecuencia de corte de 10 GHz. Un ejemplo de estos chips es LC integrado tipo VCO, incluyendo un sintetizador de frecuencias por bucle de enganche de fase y el divisor correspondiente para el uso en LANs.

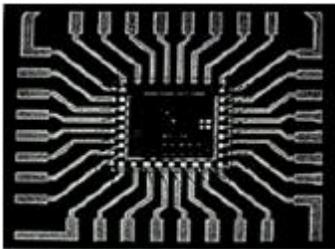


Fig. 1a. Circuito sobre silicio (*silicon-on-anything circuit*).



Fig. 1b. Transistor de doble polo (*double-poly transistor*).

También se está utilizando la tecnología Si MOSFET para amplificadores de baja frecuencia 900 MHz para GSM y amplificadores de alta frecuencia para banda Ku. El diseño del amplificador para 900 MHz hace uso de la técnica de acoplamiento de pérdidas para obtener una estabilidad incondicional a partir de un diseño condicionalmente estable para obtener una PAE de 62% con la potencia de salida P_{out} de 27 dbm. El dispositivo usa la vieja tecnología de 0,6 μm . Para el amplificador de banda Ku basado en NMOS de 0,18 μm con F_t de 50 GHz y F_{max} de 45 GHz, la pérdida de sustrato es demasiado significativa para usar la misma aproximación. Por tanto, la estructura de las líneas de transmisión para el circuito es modificada para la modificación Tipo A, las micro-líneas son situadas en una capa de polímero que a su vez es colocada sobre el sustrato de Si a través de una capa aislante SiO_2 y SiON . En la modificación tipo B, se utiliza una fina película que tiene una capa de Al insertada entre las capas de SiON y SiO_2 . Las pérdidas de inserción en este caso son de alrededor de 1 dB/cm. La ganancia del amplificador es de 10 dB con una figura de ruido de 4~5 dB en la banda Ku.

Una tecnología que ha acaparado recientemente la atención es SOI. Prevista para fabricar un amplio rango de circuitos lógicos integrados. Los primeros dispositivos SOI de 0,22 μm comenzaron a ser usados en sistemas Macintosh y servidores IBM en los inicios del año 2000. IBM también está desarrollando procesos para 0,13 y 0,18 micrones para microprocesadores de 1GHz. Junto con las ganancias de las prestaciones de alrededor del 30%, SOI pudiera mejorar los consumos de potencia de un 30 a un 50 %. Debido a que las ventajas de esta tecnología, son utilizadas para aplicaciones móviles, con prestaciones razonables en RF a bajísimos voltajes y sobre unos pocos GHz. Similarmente Motorola está preparando para utilizar tecnología en SOI BiCOMS para circuitos de procesamiento RF/IF en aplicaciones de telefonía celular.

Componentes y filtros de alto Q.

Existe una sólida posición dentro de la manufactura de componentes y filtros de alto Q a través del desarrollo de novedosos materiales cerámicos y dispositivos. Su éxito está basado en la habilidad de desarrollar diseños únicos de materiales cerámicos, emplear un proceso de manufactura con bajos costos y diseñar dispositivos útiles incorporando esos materiales mejor y de manera más barata que el resto de los fabricantes. La política tecnológica de algunos fabricantes consiste en la integración de materiales, procesamiento, diseño y procesos de producción, seguida en todos los diseños de elementos y componentes. La Figura 2, muestra la tendencia de los fabricantes a la miniaturización de los componentes. El uso de herramientas extensivas para el diseño y análisis desarrollando sus propios instrumentos de fabricación. La caracterización de los materiales se realiza a través de mediciones de resonancia. El método de Murata se ha convertido en un estándar en la producción de Circuitos Integrados.

La mayor parte de los componentes y filtros de alto Q están basados en las formulaciones de materiales cerámicos de la propia compañía, combinando constantes dieléctricas altas con alto Q (bajas pérdidas dieléctricas) y buena estabilidad térmica en la constante dieléctrica y el coeficiente de temperatura de expansión.

Los filtros son desarrollados a través del uso de materiales piezoeléctricos (PZT) y tecnología multi-capa para aplicaciones de muy baja frecuencia desde la región de los 400 KHz hasta 10 MHz. Adicionalmente, materiales de ferrita son usados para desarrollar transformadores y filtros de supresión de ruidos. La piroelectricidad es una propiedad de los materiales, explorada actualmente para el desarrollo de sensores. Además, se usan materiales semiconductores para el desarrollo de termistores. El tipo de dispositivo para el filtraje depende de la frecuencia y los niveles de potencia, por tanto estos filtros SAW son buenos a niveles bajos de potencia y mejores a frecuencias inferiores.

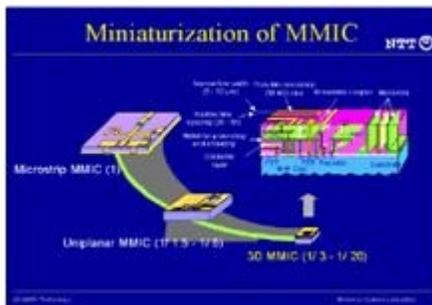


Fig. 2.a. Concepto de la NTT sobre los conversores 3D MMIC

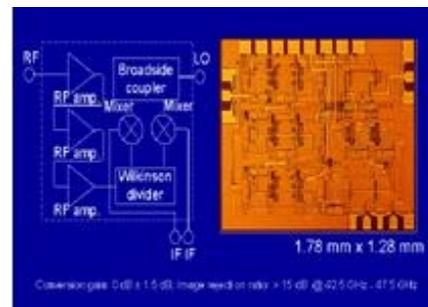


Fig. 2.b. Mono chip de Banda U NTT

Amplificadores

El amplificador es elemento clave en el hardware inalámbrico, ya sea para su empleo como transmisor o como receptor. Este último necesita un amplificador de bajo ruido para seleccionar y amplificar la señal deseada de un fondo ruidoso antes que esta alcance el down converter. Aunque un diseño futurístico prevé el uso de un receptor de conversión directa y la eliminación del tradicional sistema heterodino, las frecuencias cada vez mayores de operación hacen difícil la adopción de este sistema. Una buena recepción de bajo ruido es obtenida normalmente por la industria de microondas con tecnología HEMT.

La etapa final de alta potencia o amplificador de salida es el elemento clave en el transmisor, ya que este es el que más potencia consume, acumulado una considerable atención en las investigaciones en los últimos años. Los amplificadores tienen que ser capaces de manejar una portadora de RF modulada con una envolvente no constante, por tanto la linealidad de la amplificación es importante. Para obtener alta eficiencia en estos amplificadores, frecuentemente se utilizan los clase AB, B o aún clase C o en modos conmutados Clase E o F. Sin embargo, debido a las curvas de V vs I de los dispositivos operados en estas clases, los amplificadores ya no son lineales. Por tanto, a menudo los objetivos de alta eficiencia y alta linealidad son contradictorios. Existen varias técnicas para combatir este problema.

Un método probado por NEC es el uso de polarización adaptativa controlada por un convertidor DC-DC para aplicaciones W-CDMA. Figura 3. Una aproximación similar ha sido demostrada en la Universidad de California para incrementar el PAE promedio mientras se mantiene el amplificador en operación clase A, ya que el PAE es extremadamente bajo en muchísimas circunstancias de operación normal; el voltaje de DC de alimentación es reducido en tales circunstancias para reducir el consumo de potencia de DC.

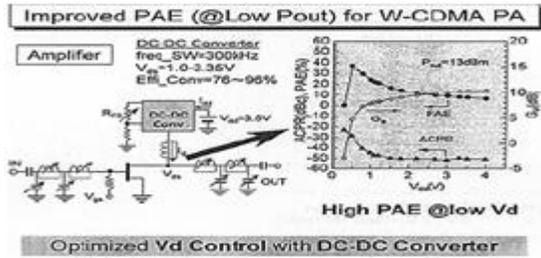


Figura 3. Desarrollo PAE con conversor DC-DC de NEC.

Antenas.

La antena es un elemento en constante renovación, pero hasta ahora no ha sido alcanzada la solución perfecta para aplicaciones inalámbricas. Existen variadas antenas desde los unidimensionales dipolos o monopolos, bidimensionales F invertida o microcintas y 3D, antenas dieléctricas. En correspondencia, discos y arreglos en fase son usados para estaciones base y comunicaciones por satélite. El monopolo multi-sector Yagi-Uda (MS-MPYA) de NTT. Consiste en dos unidades de bajo perfil de 12 y 6 sectores para operación a 19 GHz. La unidad de 12 sectores tiene una ganancia de 14 dB y la unidad de 6 sectores tiene 10 dB de ganancia. Figura 4.

Existen desarrollados de antenas pequeñas de tipo vara para aplicaciones de 25 GHz. Antenas de microcintas que son impresas en paneles dentro de la vara y el rayo de radiación sale desde la parte superior en forma de anillo.

El efecto de la cabeza humana sobre las antenas ha sido investigado extensivamente. Se demostró que una pérdida entre 8~10 dB es causada por este efecto, experimentos realizados a 450MHz. IMST prueban la eficiencia de varias antenas. La antena helicoidal de IMST tiene un 38 % de eficiencia mientras la inductancia final tiene aproximadamente 84 %. Un parche de 1/4 de longitud de onda ha probado ser dos veces más eficiente que la estructura helicoidal. IMST también ha probado una antena cerámica para 0,9 y 1,9 GHz demostrando que el ancho de banda es demasiado estrecho.

En el área de antenas inteligentes, lo que se necesita para alcanzar mayor cobertura y velocidades de datos son costo y tamaño reducido (lo que requiere las mejoras en electrónica y consumo de potencia), el uso incrementado de la diversidad, y un mejor seguimiento de los usuarios móviles. Algunas de las direcciones de investigación más promisorias son el uso de algoritmos de procesamiento de señales, espacios temporales, una mejor y más versátil definición de las normas, y sobre todo diseños verticalmente integrados que incorporan aspectos de hardware, como codificación/modulación, control de acceso, la direccionalidad de la antena, conmutación, control de conectividad, las técnicas multimedia (como la compresión adaptativa), la arquitectura, y los sistemas globales. De hecho, la integración vertical surgió como otro elemento para el futuro de los sistemas de comunicación inalámbrica.

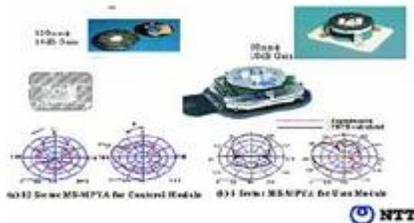


Figura 4. Monopolo multisector Yagi-Uda de NTT

Conclusiones.

Para mejorar las prestaciones, de las nuevas tecnologías en el sector de las comunicaciones inalámbricas se ha renovado el proceso de fabricación de los dispositivos que en ella intervienen, realizándose numerosos esfuerzos e implementando innovadoras soluciones.

Se hace necesario mejorar materiales, componentes, y dispositivos. En particular los nuevos materiales como GaN, Si, Ge los que necesitan ser explotados mucho mas. La tecnología de los sistemas micro electromecánicos (MEMS) puede ofrecer muchas ventajas en la construcción de componentes. Se necesita extender la región lineal para dispositivos activos y mejorar el desempeño de dispositivos pasivos, potenciar el desarrollo de las antenas de banda ancha, de mayor ganancia y arreglos faseados (phased arrays) de bajo costo.

La gran tendencia en estas tecnologías es la micro-miniaturización, y la construcción multi-capa. El motor impulsor de estos desarrollos es la necesidad de menores tamaños, costos y mejores prestaciones, permitida por los niveles de integración alcanzados. Respecto a la arquitectura del interfaz es necesario optimizar el intercambio entre eficiencia y linealidad de los amplificadores, también se trabaja en el desarrollo de dispositivos y circuitos de multifunción reconfigurables. Con el objetivo de facilitar la operación del radio definido por software (un elemento que ha surgido como muy prominente para el futuro del campo). Se necesitan esfuerzos para mejorar e interconectar las uniones, mientras el uso de tecnología de MEMS para componentes de radiofrecuencia (RF) promete ganancias significativas. También se ha visto que es necesario el uso herramientas de diseños computarizados (CAD) para mejorar las funciones electromagnéticas, termales, y mecánicas de circuitos, dispositivos, y antenas.

Bibliografía.

1. Observaciones de panelistas del WTEC durante sus visitas realizadas a las compañías principales y expertos en Europa, Japón, y el Unido Estados así como también de expertos en varias áreas de comunicaciones inalámbricas.
2. Bertoni, H.L., W. Honcharenko, L. R. Maciel, and H. H. Xia. 1994. "UHF propagation prediction for wireless personal communications." Proceedings of IEEE 82:1333-1359.
3. Proceedings of COST295/260 Joint Workshop. 2004. "Spatial Channel Models and Adaptive Antennas." April 20-21, Vienna, Austria.
4. Sosa Hernández Mercedes, León Delgado Alejandro. CUJAE. Tesis de grado " Estado actual y perspectivas de las comunicaciones Inalámbricas" Junio 2006
5. www.monografías.com

EVENTOS



CITTEL08

Congreso Internacional de Telemática y
Telecomunicaciones

Departamento de Telecomunicaciones
L y Telemática

Estimado(a) colega:

El Departamento de Telecomunicaciones y Telemática del Instituto Superior Politécnico José Antonio Echeverría, CUJAE, tiene el agrado de invitarle al V Congreso Internacional de Telemática y Telecomunicaciones CITTEL '08. Esta quinta convocatoria se desarrollará del 1 al 5 de diciembre del actual año en el marco de la XIV Convención Científica de Ingeniería y Arquitectura (CCIA 14) en La Habana, Cuba, la cual tendrá como sede el Palacio de las Convenciones de esta capital.

El evento tiene como Tema central "La Telemática y las Telecomunicaciones: protagonistas en el camino hacia la independencia tecnológica"

Las temáticas a abordar en el Congreso son:

1. Gestión de Redes
2. Seguridad de Redes y Sistemas
3. Sistemas Informativos
4. Comunicaciones Móviles e Inalámbricas
5. Servicios Telemáticos
6. Computación Distribuida y Paralela
7. Redes de Próxima Generación (NGN - Next Generation Networks)
8. Redes de Telecomunicaciones
9. Enseñanza de la Telemática

El programa del evento incluye conferencias magistrales, mesas redondas, paneles, seminarios, presentación de ponencias y cursos tutoriales.

(c) 2008 Departamento de Telecomunicaciones y Telemática.
Instituto Superior Politécnico José Antonio Echeverría.
14 Convención Cujae

FREWARE

Windows Media Encoder 9.0

Por:

Ing. Julio Cesar Camps

Email: camps@tesla.cujae.edu.cu

Ficha Técnica	
Fecha:	Julio 7/2003
Nombre:	Windows Media Encoder
Propiedad:	Microsoft Corp.
Versiones:	Windows Media Encoder 9.00.00.2980
Tamaño:	9.45 MB
Plataformas	Familia Windows 32 Bits (2000/XP) DirectX 9.0.
Idiomas	Más de 15 idiomas, incluyendo el chino, alemán, húngaro, etc.
Clasificación	Herramientas Windows/diseño/administración de multimedia
URL	http://www.microsoft.com/windows/windowsmedia
Descripción	Windows Media Encoder 9 es una herramienta poderosa en las manos de los productores de contenido, que deseen aprovechar las innovaciones que se incluyen en esta herramienta, entre otras, sonido de alta calidad multicanal, calidad de video de alta definición, nuevo soporte para modos mixtos de música y voz, y mucho más.
Observaciones	La compresión utilizada por el Media Encoder (Windows Media Video 9) brinda una razón de compresión tres veces superior a la del estándar MPEG-2
Calificación	Excelente con @ @ @ @ @

Características

Calificado como positivo en CNET/ download.com, cuenta con las preferencias de los usuarios de windows, de uso obligatorio para la distribución de contenido mediante flujos con el Windows Media Server, forma con este una combinación de alto rendimiento, alta calidad de video y audio, y porcentos muy pequeños de pérdidas de paquetes en la transmisión, faltando solamente mencionar que la recepción de los contenidos por el usuario final es mediante el Windows Media Player. Algunas de las características son las siguientes:

1. Alta calidad de audio y video
 - Codifica a cualquier nivel desde calidades de alta definición (1080i/1080p) hasta capturas de pantalla de bajos ratios. Exacta compresión usando los nuevos modos disponibles..
 - Incluye nuevo soporte para Bit rate variable.
 - El primer códec digital de sonido envolvente para web, capturando audio de total resolución (muestreo 24bit/96Khz) en distribución stereo y multicanal (6+ canales discretos) a 128-768 Kbps.
 - Códec de compresión matemática sin perdida, el contenido puede ser comprimido sin pérdidas de calidad, perfecto para archivar música con compresión 2:1-3:1 compression
 - Nuevo soporte de plug-in posibilita los efectos de audio y video mediante el uso de transformaciones de DirectShow y DMO. El soporte para el streaming sobre web posibilita a terceras partes adicionar funcionalidad para una distribución escalable de multimedia.

Resumen

Windows Media Encoder 9.0 es una herramienta dirigida al trabajo con videos, específicamente al trabajo de compresión para reducción de tamaño sin pérdidas considerables y transmisión por red mediante flujos, etc, lo cuál brinda posibilidades infinitas, por poner un pequeño ejemplo, es mediante este codificador que se generan los contenidos que se transmiten por el sitio de multimedia de la RED-CUJAE, MediaNET. Así que no esperes más, si tu trabajo está relacionado con la compresión y transmisión de videos y puedes prescindir de la compatibilidad entre plataformas de sistemas operativos, usa Media Encoder.

NOTICIAS

INTERNET

04/07/2008

Google comienza a presentar anuncios basados en historial de búsquedas

Google tiene el buscador más avanzado a nivel mundial. Paralelamente, la compañía es un actor gigante en el ámbito de la publicidad en línea mediante su sistema AdSense y su subsidiaria DoubleClick. Esto le da a la compañía grandes posibilidades de obtener información del usuario, que luego puede ser usada al mostrar los anuncios.

Hasta hace poco Google se abstenía de hacerlo, pero ahora ha comenzado a probar parte de esta información para adaptar anuncios para los usuarios de su buscador, informa International Herald Tribune.

El resultado es que los anuncios que una persona ve como resultado una búsqueda pueden estar influenciados por otras búsquedas que la persona haya efectuado recientemente.

Fuente: <http://www.diarioti.com>

SEGURIDAD

Web de Playstation infectada por malware

04/07/2008

Sophos ha alertado a los usuarios de videojuegos que las páginas de web de Sony PlayStation alojadas en Estados Unidos han sido comprometidas por cibercriminales.

Los expertos de Sophos han descubierto que los hackers han descargado un código no autorizado en las páginas de promoción de los juegos de PlayStation tales como "SingStar Pop" y "God of War" para recopilar información confidencial de los usuarios.

Fuente: <http://www.diarioti.com>

HARDWARE

Intel incorporará 1.000 núcleos en cada PC

03/07/2008

Intel presenta sus visiones para el futuro a la vez que insta a los programadores a desarrollar software diseñado para una capacidad de cálculo prodigiosa. El desarrollo del sector informático avanza a pasos agigantados. Actualmente, los procesadores de 4 núcleos, Quadcore, continúan siendo lo mejor ofrecido por Intel. Pronto lanzará el procesador Nehalem, de 8 núcleos. Sin embargo, todo lo anterior quedará a la sombra de los procesadores del futuro.

Sin límites Intel se plantea el desarrollo de PC con un gran número de núcleos. El lunes 30 de junio, el director de desarrollo científico de Intel, Jerry Bautista, comentó que mientras más núcleos se incorporen mejor es el desempeño del sistema. Siempre y cuando los núcleos tengan suficiente memoria, no hay límites sobre el número de ellos que pueda ser incorporado en un sistema.

Fuente: <http://www.diarioti.com>

HARDWARE

Fujitsu lanza "Handy Drive IV"

01/07/2008

Fujitsu presenta su nuevo disco duro externo "Handy Drive IV" de 2.5 pulgadas, con capacidades que van desde los 160 GB hasta los 500 GB, lo que supone el disco duro externo con mayor capacidad del mercado en este formato. La compañía japonesa ofrece al usuario, en caso de falla del equipo, la recuperación ante desastres de los datos contenidos en los discos duros de forma gratuita.

Si por cualquier circunstancia el handy Drive dejara de funcionar o el usuario no pudiera acceder a sus datos, sin comprometer la integridad del disco, el propietario puede comunicarse con un equipo especialista para recoger el disco y proceder a la recuperación de los datos.

Fuente: <http://www.diarioti.com>

SOFTWARE

Linksys lanza EasyLink Advisor

04/07/2008

Linksys, división de Cisco Systems anuncia la compatibilidad de su software Linksys EasyLink Advisor (LELA) con sistemas Mac OS X v10.4 y superiores. De esta forma Linksys facilitará la instalación de un router a través de una terminología sencilla que guían al cliente durante todo el proceso de instalación.

El asistente de instalación LELA para instalar en Mac algunos de los routers inalámbricos de Linksys, como el WRT160N, WRT110 y WRT54G2, está disponible a través de la página web de la compañía.

Fuente: <http://www.diarioti.com>

TELEM@TICA

PARA INSCRIBIRSE EN LA REVISTA:

Enviar un mensaje a:

revistatelematica-subscribe@cujae.edu.cu

PARA ANULAR SU INSCRIPCIÓN EN LA REVISTA:

Enviar un mensaje a:

revistatelematica-unsubscribe@cujae.edu.cu

PARA AUTORES QUE DESEEN PUBLICAR EN TELEM@TICA

Para la publicación en nuestra revista los interesados deberán enviar su propuesta escrita indicando claramente: Título del artículo, glosario de términos (No más de media cuartilla), imágenes referenciadas (No más de 200Kb), nombre de los autores, sus fotografías y la institución a la que pertenecen, así como alguna forma de comunicación (teléfono, Fax o correo electrónico). Para una guía más detallada descargue el formato de publicación de la dirección: http://www.cujae.edu.cu/revistas/telematica/Soporte_Tecnico/formato.doc

Su artículo se someterá a revisión por un comité de árbitros que decidirá sobre la publicación del mismo. Deberán acompañar igualmente (en no más de media cuartilla) un glosario, de los términos más importantes utilizados en el artículo. Puede contactarnos a través de nuestro email telematica@revistas.cujae.edu.cu